

## 1. プロジェクト情報

プロジェクト名: rx72m\_FreeRTOS\_ethernet\_rsk

レポート生成日: 2022.03.03

## 2. ボード設定

ボード: RSKRX72M (1.00)

デバイス: R5F572MNDxBD (ROM size: 4MB, RAM size: 1MB, Pin count: 224)

## 3. クロック設定

ボードの供給クロック周波数:

クロックソース	クロック周波数
メインクロック	24 MHz
サブクロック	

クロック設定値:

クロックソース	クロック周波数
FlashIFクロック (FCLK)	60.0 MHz
システムクロック (ICLK)	240.0 MHz
周辺モジュールクロックA (PCLKA)	120.0 MHz
周辺モジュールクロックB (PCLKB)	60.0 MHz
周辺モジュールクロックC (PCLKC)	60.0 MHz
周辺モジュールクロックD (PCLKD)	60.0 MHz
外部バスクロック端子(BCLK端子)	-
外部バスクロック選択 (BCLK)	80.0 MHz
SDRAMクロック (SDCLK)	-
USBクロック (UCLK)/CACUCLK	48.0 MHz
ESCCLK	100.0 MHz
CLKOUT25M/CACCLKOUT25M	25.0 MHz
CLKOUT端子	-
IWDTCLK/CACILCLK	-
CACLCLK	-
CACHCLK	-
CACSCLK	-
RTCSCLK	-
CANMCLK/CACMCLK	24 MHz

マクロ定義値:

マクロ定義	値
BSP_CFG_CLKOUT_DIV	0
BSP_CFG_MOSC_WAIT_TIME	0x53
BSP_CFG_PCKD_DIV	4
BSP_CFG_SOSC_WAIT_TIME	0x21

マクロ定義	値
BSP_CFG_HOCO_FREQUENCY	0
BSP_CFG_RTC_ENABLE	0
BSP_CFG_XTAL_HZ	24000000
BSP_CFG_PLL_MUL	10.0
BSP_CFG_BCK_DIV	3
BSP_CFG_ICK_DIV	1
BSP_CFG_BCLK_OUTPUT	0
BSP_CFG_PCKB_DIV	4
BSP_CFG_PCKC_DIV	4
BSP_CFG_CLKOUT_SOURCE	2
BSP_CFG_USB_CLOCK_SOURCE	2
BSP_CFG_MAIN_CLOCK_SOURCE	0
BSP_CFG_CLOCK_SOURCE	4
BSP_CFG_PCKA_DIV	2
BSP_CFG_PHY_CLOCK_SOURCE	1
BSP_CFG_PLL_SRC	0
BSP_CFG_ESC_CLOCK_SOURCE	1
BSP_CFG_FCK_DIV	4
BSP_CFG_UCK_DIV	5
BSP_CFG_CLKOUT_OUTPUT	0
BSP_CFG_PPLL_MUL	25.0
BSP_CFG_MCU_VCC_MV	3300
BSP_CFG_SOSC_DRV_CAP	0
BSP_CFG_PPLCK_DIV	2
BSP_CFG_PLL_DIV	1
BSP_CFG_SDCLK_OUTPUT	0
BSP_CFG_OUTCK_DIV	8
BSP_CFG_PPLL_DIV	3

## 4. ソフトウェアコンポーネント設定

### 4.1. r\_bsp

名前を設定	値
Startup select	Enable (use BSP startup)
User stack setting	2 stacks
User stack size	0x1000
Interrupt stack size	0x400
Heap size	0x400
Initializes C input and output library functions	Enable
Enable user stdio charget function	Use BSP charget() function
User stdio charget function name	my_sw_charget_function
Enable user stdio charput function	Use BSP charput() function
User stdio charput function name	my_sw_charput_function
Processor Mode	Stay in Supervisor mode
ID code 1	0xFFFFFFFF
ID code 2	0xFFFFFFFF
ID code 3	0xFFFFFFFF

名前を設定	値
ID code 4	0xFFFFFFFF
ROM Cache Enable Register	Enabled
TMEF - TM Enable Flag Register	0xFFFFFFFF
FAW - Flash Access Window Setting Register	0xFFFFFFFF
ROMCODE - ROM Code Protection Register	0xFFFFFFFF
Select the bank mode	Linear mode
Select the startup bank	Bank 1: FFC00000h~FFDFFFFh; Bank 0: FFE00000h~FFFFFFFh.
Lock function select	Use default locking (non-RTOS)
Lock function type	bsp_lock_t
HW lock function name	my_hw_locking_function
HW unlock function name	my_hw_unlocking_function
SW lock function name	my_sw_locking_function
SW unlock function name	my_sw_unlocking_function
Enable user warm start callback (PRE)	Unused
User warm start callback function name (PRE)	my_sw_warmstart_prec_function
Enable user warm start callback (POST)	Unused
User warm start callback function name (POST)	my_sw_warmstart_postc_function
Parameter checking	Enabled
Extended Bus Master 1st Priority Selection	GLCDC graphics 1 data read
Extended Bus Master 2nd Priority Selection	GLCDC graphics 2 data read
Extended Bus Master 3rd Priority Selection	DRW2D texture data read
Extended Bus Master 4th Priority Selection	DRW2D frame buffer data read write and display list data read
Extended Bus Master 5th Priority Selection	EDMAC
Non-cacheable area 0 select	Disabled
Non-cacheable area 0 start address	0xFFE00000
Non-cacheable area 0 size	16 bytes
IF non-cacheable area select (non-cacheable area 0)	IF cache enabled
OA non-cacheable area select (non-cacheable area 0)	OA cache enabled
DM non-cacheable area select (non-cacheable area 0)	DM cache enabled
Non-cacheable area 1 select	Disabled
Non-cacheable area 1 start address	0xFFE00000
Non-cacheable area 1 size	16 bytes
IF non-cacheable area select (non-cacheable area 1)	IF cache enabled
OA non-cacheable area select (non-cacheable area 1)	OA cache enabled
DM non-cacheable area select (non-cacheable area 1)	DM cache enabled
Interrupt Priority Level When FIT Module Interrupts Are Disabled	Priority level 15 (highest)
Configure clock output(CLKOUT) pin	Disabled
Software Interrupt Unit1 (SWINT1)	Unused
Software Interrupt Unit2 (SWINT2)	Used
Software Interrupt Task Buffer Number	8
Initial value of the software interrupt priority.	Priority level 1

#### 4.2. r\_cmt\_rx

名前を設定	値
CMT interrupts priority level	5

#### 4.3. r\_sys\_time\_rx

r\_sys\_time\_rxに設定項目はありません。

#### 4.4. r\_t4\_rx

名前を設定	値
Channel number your system has.	2
Enable/Disable DHCP function.	0
IP address for ch0, when DHCP disable.	192,168,1,3
Subnet mask for ch0, when DHCP disable.	255,255,255,0
Gateway address for ch0, when DHCP disable.	0,0,0,0
IP address for ch1, when DHCP disable.	192,168,1,10
Subnet mask for ch1, when DHCP disable.	255,255,255,0
Gateway address for ch1, when DHCP disable.	0,0,0,0
Ether ch0 MAC address.	0x74,0x90,0x50,0x10,0xFE,0x77
Ether ch1 MAC address.	0x74,0x90,0x50,0x00,0x79,0x79
SYSTEM callback function use	0
SYSTEM callback function name.	system_callback
TCP REPID1 port number	1024
TCP REPID2 port number	1025
TCP REPID3 port number	1026
TCP REPID4 port number	1027
TCP CEPID1 channel number.	0
TCP CEPID1 receive window size.	1460
TCP CEPID1 callback function use.	0
TCP CEPID1 callback function name.	0
TCP CEPID1 Keep-Alive function	0
TCP CEPID2 channel number.	0
TCP CEPID2 receive window size.	1460
TCP CEPID2 callback function use.	0
TCP CEPID2 callback function name.	0
TCP CEPID2 Keep-Alive function	0
TCP CEPID3 channel number.	0
TCP CEPID3 receive window size.	1460
TCP CEPID3 callback function use.	0
TCP CEPID3 callback function name.	0
TCP CEPID3 Keep-Alive function	0
TCP CEPID4 channel number.	0
TCP CEPID4 receive window size.	1460
TCP CEPID4 callback function use.	0
TCP CEPID4 callback function name.	0
TCP CEPID4 Keep-Alive function	0
TCP CEPID5 channel number.	0
TCP CEPID5 receive window size.	1460
TCP CEPID5 callback function use.	0
TCP CEPID5 callback function name.	0
TCP CEPID5 Keep-Alive function	0
TCP CEPID6 channel number.	0
TCP CEPID6 receive window size.	1460
TCP CEPID6 callback function use.	0
TCP CEPID6 callback function name.	0
TCP CEPID6 Keep-Alive function	0

名前を設定	値
TCP max segment size.	1460
TCP max segment life time.	60
TCP max timeout period time.	600
TCP divide the sending packet.	1
TCP Keep-Alive start time.	7200
TCP Keep-Alive interval time.	10
TCP Keep-Alive send count.	10
UDP CEPID1 channel number.	0
UDP CEPID1 port number	1365
UDP CEPID1 callback function use	0
UDP CEPID1 callback function name.	0
UDP CEPID2 channel number.	0
UDP CEPID2 port number	1366
UDP CEPID2 callback function use	0
UDP CEPID2 callback function name.	0
UDP CEPID3 channel number.	0
UDP CEPID3 port number	1367
UDP CEPID3 callback function use	0
UDP CEPID3 callback function name.	0
UDP CEPID4 channel number.	0
UDP CEPID4 port number	1368
UDP CEPID4 callback function use	0
UDP CEPID4 callback function name.	0
UDP CEPID5 channel number.	0
UDP CEPID5 port number	1369
UDP CEPID5 callback function use	0
UDP CEPID5 callback function name.	0
UDP CEPID6 channel number.	0
UDP CEPID6 port number	1370
UDP CEPID6 callback function use	0
UDP CEPID6 callback function name.	0
UDP multicast TTL value.	1
UDP behavior of received zero checksum.	0
IP ARP cache table count.	3

#### 4.5. r\_t4\_driver\_rx

r\_t4\_driver\_rxに設定項目はありません。

#### 4.6. r\_ether\_rx

名前を設定	値
Ethernet interface	RMII (Reduced Media Independent Interface)
PHY-LSI address setting for ETHER0	0
PHY-LSI address setting for ETHER1	1
The number of Rx descriptors	1
The number of Tx descriptors	1
Transmit and Receive buffer size	1536
Group AL1 interrupt priority level	Level 2
The register bus of PHY0 for ETHER0/1	Use ETHER1

名前を設定	値
The register bus of PHY1 for ETHER0/1	Use ETHER1
The access timing of MII/RMII register	8
The waiting time for reset completion of PHY-LSI	0x00020000L
The polarity of the link signal output by the PHY-LSI	Fall -> Rise
The link status is detected.	Used
Use KSZ8041NL of the Micrel Inc	Unused
Use ICS1894-32 of the Renesas Electronics Corporation	Unused
Use non blocking	Unused
The clock of PMGI's MDC	2500000
PHY Station Management Preamble Control	Include
PHY Station Management Hold Time Adjustment	0
PHY Station Management Capture Timing Adjustment	0
PMGI interrupt priority level	Level 2

## 5. ボード端子情報

ボードのデフォルト端子機能:

端子番号	デフォルト機能
A5	D18
A6	D0
A7	D2
A8	D22
A9	D3
B3	P42
B4	P46
B5	D17
B7	D20
B8	D21
B9	D4
C3	P05
C4	IRQ12
C6	D16
C7	D1
C9	D23
D1	IRQ13
D2	P47
D3	P03
D4	AN000
D5	RXD6
D6	P02
D7	D19
D9	D5
E3	TXD6
E4	P43
E5	ADTRG0#
E6	CAT1_ETXD2
E7	ET1_CRS
E8	ET1_COL

端子番号	デフォルト機能
E9	PQ3
F1	XCIN
F3	TRST#
F4	CAT0_ERXD2
F5	CAT0_ERXD3
F6	EMLE
F7	CATLINKACT0
F8	CAT1_ETXD3
F9	CAT1_ETXD1
G4	MD
G6	PF5
G7	RES#
G8	CAT1_RX_DV
G9	CAT1_TX_CLK
H1	XTAL
H2	CAT0_LINKSTA
H3	NMI
H4	CRX0
H5	CTX0
H7	CATRESTOUT
H8	CAT1_TX_EN
H9	CAT1_RX_ER
J1	EXTAL
J2	TDI
J3	TMS
J4	IRQ1
J5	P30
J6	PH2
J7	CATLEDRUN
J9	PK3
K1	CLKOUT25M
K3	CATLEDSTER
K5	TDO
K6	CATI2CCLK
K9	ET0_COL
L1	CATLEDERR
L2	CATIRQ
L3	TCK
L4	SDHI_WP
L6	SMOSI8
L9	QIO3
M2	SDHI_D1
M3	SDHI_CD
M5	SCK8
M6	CAT1_LINKSTA
N1	SDHI_D0
N2	PH0
N3	RXD10
N4	P85
N5	SDA0

端子番号	デフォルト機能
N6	PJ1
N7	RSPCKC
N9	TXD10
P1	CATLINKACT1
P2	SDHI_D3
P3	SDHI_CMD
P4	USB0_OVRCURA
P7	SSLC0
R1	SDHI_CLK
R2	SDHI_D2
R3	USB0_VBUS
R4	SCL0
R5	USB0_DM
R6	USB0_DP
R7	MOSIC
R8	MISOC
R9	SMISO8
A10	D24
A11	D7
A12	SDCS#
A13	RAS#
A14	D9
A15	SDCLK
B10	D6
B12	CAS#
B13	D10
B14	D12
B15	D15
C10	P60
C11	WE#
C13	D13
C14	CKE
C15	DQM0
D10	D25
D11	D8
D12	D11
D14	D26
D15	DQM1
E10	CAT1_ETXD0
E11	CAT1_RX_CLK
E13	D14
E14	D29
E15	D28
F11	CAT1_ERXD1
F12	DQM2
F13	D27
F14	D30
F15	D31
G11	CAT1_ERXD0
G12	DQM3



端子番号	デフォルト機能
G13	A2
G14	A3
G15	A4
H11	PL0
H14	A6
H15	A5
J10	PL1
J11	PN5
J12	A9
J14	A8
J15	A7
K10	CAT0_RX_CLK
K11	CAT1_ERXD2
K13	A13
K14	A11
K15	P72
L10	CAT0_MDIO
L11	QSPCLK
L12	PN4
L14	A10
L15	A12
M10	CAT0_MDC
M11	CAT0_ETXD1
M12	CAT0_TX_EN
M13	ET0_CRS
M15	A14
N10	QIO2
N11	CAT0_RX_DV
N12	QSSL
N13	CAT0_TX_CLK
N14	PC1
N15	A15
P10	CAT12CDATA
P11	QIO1
P12	CAT0_RX_ER
P14	CAT0_ETXD2
P15	CAT1_ERXD3
R10	PC5
R11	QIO0
R12	CAT0_ETXD0
R13	CAT0_ERXD0
R14	CAT0_ERXD1
R15	CAT0_ETXD3

## 6. 割り込み設定

割り込み設定情報:

ベクタ番号	割り込み	周辺機能
26	SWINT2	レベル15
113	GROUPAL1	レベル2
--3	--EINT0	
--4	--EINT1	
252	INTA252 (PMGI0I)	レベル2
253	INTA253 (PMGI1I)	レベル2

## 7. 端子設定

### 7.1. 端子番号

端子番号	端子名	機能	方向	備考	コメント
A1	NC	設定されていません	なし		
A2	VREFH0	設定されていません	なし		
A3	VREFL0	設定されていません	なし		
A4	P41/IRQ9/AN001	設定されていません	なし		
A5	P92/D18/A18/POE4#/RXD7/SMIS07/SSCL7/ET1_CRD/RMII1_CRD_V/CAT1_RX_DV/AN116/DSMCLK4	RMII1_CRD_DV	I		D18
A6	PD0/D0/POE4#/GTIOC1B/LCD_EX_TCLK-B/IRQ0/AN108	設定されていません	なし		D0
A7	PD2/D2/MTIOC4D/TIC2/GTIOC0B/MISOC-A/CRX0/ET1_EXOUT/QIO2-B/SDHI_D2-B/MMC_D2-B/LCD_DATA22-B/IRQ2/AN110	ET1_EXOUT	O		D2
A8	P96/TRDATA5/D22/A22/ET1_ERXD2/CAT1_ERXD2	設定されていません	なし		D22
A9	PD3/D3/MTIOC8D/TOC2/POE8#/GTIOC0A/RSPCKC-A/ET1_WOL/QIO3-B/SDHI_D3-B/MMC_D3-B/LCD_DATA21-B/IRQ3/AN111	ET1_WOL	O		D3
A10	PG0/TRDATA6/D24/ET1_RX_CLK/REF50CK1/CAT1_RX_CLK	REF50CK1	I		D24
A11	PD7/D7/MTIC5U/POE0#/SSLC3-A/ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER/QMI-B/QIO1-B/SDHI_D1-B/MMC_D1-B/LCD_DATA17-B/IRQ7/AN107	RMII1_RX_ER	I		D7
A12	P61/SDCS#/D0/CS1#/ET1_ERXD1/RMII1_RXD1/CAT1_ERXD1	RMII1_RXD1	I		SDCS#
A13	P62/RAS#/D1/CS2#/ET1_ERXD0/RMII1_RXD0/CAT1_ERXD0	RMII1_RXD0	I		RAS#
A14	PE1/D9/D1/MTIOC4C/MTIOC3B/PO18/GTIOC1B/TXD12/SMOSI12/SSDA12/TXD12/SIOX12/SSLB2-B/MMC_D5-B/LCD_DATA15-B/ANEX1	設定されていません	なし		D9
A15	P70/SDCLK/CATLINKACT0	設定されていません	なし		SDCLK
B1	AVSS0	設定されていません	なし		
B2	AVCC0	設定されていません	なし		
B3	P42/IRQ10/AN002	設定されていません	なし		LED0
B4	P46/IRQ14/AN006	設定されていません	なし		CAT-ID1
B5	P91/D17/A17/SCK7/ET1_COL/AN115/DSMDAT5	設定されていません	なし		D17
B6	VCC	VCC	-	読み取り専用	

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
B7	P94/D20/A20/ET1_ERXD0/RMII1_RXD0/CAT1_ERXD0	設定されていません	なし		D20
B8	P95/TRDATA4/D21/A21/ET1_ERXD1/RMII1_RXD1/CAT1_ERXD1	設定されていません	なし		D21
B9	PD4/D4/MTIOC8B/POE11#/SSLC0-A/ET1_MDIO/PMGI1_MDIO/QSSL-B/SDHI_CMD-B/MMC_CMD-B/LCD_DATA20-B/IRQ4/AN112	PMGI1_MDIO	IO		D4
B10	PD6/D6/MTIOC5V/MTIOC8A/POE4#/SSLC2-A/ET1_RX_CLK/REF50CK1/CAT1_RX_CLK/QMO-B/QIO0-B/SDHI_D0-B/MMC_D0-B/LCD_DATA18-B/IRQ6/AN106	設定されていません	なし		D6
B11	VCC	VCC	-	読み取り専用	
B12	P63/CAS#/D2/CS3#/ET1_ETXD1/RMII1_TXD1/CAT1_ETXD1	RMII1_TXD1	O		CAS#
B13	PE2/D10/D2/MTIOC4A/PO23/TIC3/GTIOC0B/RXD12/SMISO12/SSL12/RXD12/SSLB3-B/MMC_D6-B/LCD_DATA14-B/IRQ7/AN100	設定されていません	なし		D10
B14	PE4/D12/D4/MTIOC4D/MTIOC1A/PO28/GTIOC1A/SSLB0-B/ET0_ERXD2/CAT0_ERXD2/LCD_DATA12-B/AN102	設定されていません	なし		D12
B15	PE7/D15/D7/MTIOC6A/TOC1/GTIOC3A/MISOB-B/SDHI_WP/MMC_RES#-B/LCD_DATA9-B/IRQ7/AN105	設定されていません	なし		D15
C1	AVSS1	設定されていません	なし		
C2	AVCC1	設定されていません	なし		
C3	P05/SSILRCK1/IRQ13/DA1	設定されていません	なし		CAT-ID3
C4	P44/IRQ12/AN004	設定されていません	なし		SW2
C5	VSS	VSS	-	読み取り専用	
C6	P90/D16/A16/TXD7/SMOSI7/SSDA7/ET1_RX_DV/CAT1_RX_DV/AN114/DSMCLK5	設定されていません	なし		D16
C7	PD1/D1/MTIOC4B/POE0#/GTIOC1A/MOSIC-A/CTX0/LCD_DATA23-B/IRQ1/AN109	設定されていません	なし		D1
C8	VCC	VCC	-	読み取り専用	
C9	P97/TRSYNC1/D23/A23/ET1_ERXD3/CAT1_ERXD3	設定されていません	なし		D23
C10	P60/CS0#/ET1_TX_EN/RMII1_TXD_EN/CAT1_TX_EN	RMII1_TXD_EN	O		PROFINET DIP-SW0
C11	P64/WE#/D3/CS4#/ET1_ETXD0/RMII1_TXD0/CAT1_ETXD0	RMII1_TXD0	O		WE#
C12	VSS	VSS	-	読み取り専用	
C13	PE5/D13/D5/MTIOC4C/MTIOC2B/GTIOC0A/RSPCKB-B/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/LCD_DATA11-B/IRQ5/AN103	REF50CK0	I		D13
C14	P65/CKE/CS5#	設定されていません	なし		CKE
C15	P66/DQM0/CS6#/MTIOC7D/GTIOC2B/CTX2	設定されていません	なし		DQM0
D1	P45/IRQ13/AN005	設定されていません	なし		SW1
D2	P47/IRQ15/AN007	設定されていません	なし		CAT-ID5
D3	P03/SSIDATA1/IRQ11/DA0	設定されていません	なし		RL78G1CCTS
D4	P40/IRQ8/AN000	設定されていません	なし		RV0ADC

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
D5	P01/TMCI0/RXD6/SMISO6/SSCL6/SSIBCK0/CATLEDERR/QIO3-C/I RQ9/AN119	設定されていません	なし		RXD6
D6	P02/TMCI1/SCK6/SSIBCK1/CATLEDSTER/IRQ10/AN120	設定されていません	なし		PMOD1-IO1
D7	P93/D19/A19/POE0#/CTS7#/RTS7#/SS7#/ET1_LINKSTA/CAT1_LINKSTA/AN117/DSMDAT4	ET1_LINKSTA	I		D19
D8	VSS	VSS	-	読み取り専用	
D9	PD5/D5/MTIC5W/MTIOC8C/MTCLKA/POE10#/SSLC1-A/ET1_MDC/PMGI1_MDC/QSPCLK-B/SDHI_CLK-B/MMC_CLK-B/LCD_DATA19-B/IRQ5/AN113	PMGI1_MDC	O		D5
D10	PG1/TRDATA7/D25/ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER	設定されていません	なし		D25
D11	PE0/D8/D0/MTIOC3D/GTIOC2B/SCK12/SSLB1-B/MMC_D4-B/LCD_DATA16-B/ANEX0	設定されていません	なし		D8
D12	PE3/D11/D3/MTIOC4B/PO26/TOC3/POE8#/GTIOC2A/CTS12#/RTS12#/SS12#/ET0_ERXD3/CAT0_ERXD3/MMC_D7-B/LCD_DATA13-B/AN101	設定されていません	なし		D11
D13	VSS	VSS	-	読み取り専用	
D14	PG2/TRDATA0/D26/ET1_TX_CLK/CAT1_TX_CLK	設定されていません	なし		D26
D15	P67/DQM1/CS7#/MTIOC7C/GTIOC1B/CRX2/EPLSOUT1/CATSYNC1/IRQ15	設定されていません	なし		DQM1
E1	VCL	VCL	-	読み取り専用	
E2	VSS	VSS	-	読み取り専用	
E3	P00/TMRI0/TXD6/SMOSI6/SSDA6/AUDIO_CLK/CATLATCH1/QIO2-C/IRQ8/AN118	設定されていません	なし		TXD6
E4	P43/IRQ11/AN003	設定されていません	なし		RL78G1CRTS
E5	P07/IRQ15/ADTRG0#	設定されていません	なし		SW3
E6	PN0/ET1_ETXD2/CAT1_ETXD2	設定されていません	なし		CAT1_ETXD2
E7	PQ0/SCK11/ET1_CRS/RMII1_CRS_DV/CAT1_RX_DV	設定されていません	なし		ET1_CRS
E8	PQ1/SMISO11/SSCL11/RXD11/ET1_COL	設定されていません	なし		ET1_COL
E9	PQ3/RTS11#/CTS11#/SS11#/ET1_TX_ER	設定されていません	なし		CAT-ID2
E10	PQ5/ET1_ETXD0/RMII1_TXD0/CAT1_ETXD0	設定されていません	なし		CAT1_ETXD0
E11	PQ4/ET1_RX_CLK/REF50CK1/CAT1_RX_CLK	設定されていません	なし		CAT1_RX_CLK
E12	VCC	VCC	-	読み取り専用	
E13	PE6/D14/D6/MTIOC6C/TIC1/GTIOC3B/MOSIB-B/SDHI_CD/MMC_CD-B/LCD_DATA10-B/IRQ6/AN104	設定されていません	なし		D14
E14	PG5/TRCLK/D29/ET1_ETXD2/CAT1_ETXD2	設定されていません	なし		D29
E15	PG4/TRSYNC/D28/ET1_ETXD1/RMII1_TXD1/CAT1_ETXD1	設定されていません	なし		D28
F1	XCIN	設定されていません	なし		XCIN
F2	VBATT	VBATT	-	読み取り専用	
F3	PF4/TRST#	設定されていません	なし		TRST#

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
F4	PK4/GTADSM0/SSLB1/ET0_ERXD2/CAT0_ERXD2	設定されていません	なし		CAT0_ERXD2
F5	PK5/GTADSM1/SSLB2/ET0_ERXD3/CAT0_ERXD3	設定されていません	なし		CAT0_ERXD3
F6	EMLE	設定されていません	なし		EMLE
F7	PK6/GTIOC1A/SSLB3/CATLINKA CT0	設定されていません	なし		LED-CATIN
F8	PN1/ET1_ETXD3/CAT1_ETXD3	設定されていません	なし		CAT1_ETXD3
F9	PQ6/ET1_ETXD1/RMII1_TXD1/CAT1_ETXD1	設定されていません	なし		CAT1_ETXD1
F10	VSS	VSS	-	読み取り専用	
F11	PM1/TOC3/GTETRGB/SMISO10/S SCL10/RXD10/ET1_ERXD1/RMII1_RXD1/CAT1_ERXD1/SDHI_CMD-D/QSSL-A	設定されていません	なし		CAT1_ERXD1
F12	PA0/DQM2/BC0#/A0/MTIOC4A/M TIOC6D/TIOCA0/PO16/CACREF/GTIOC0B/SSLA1-B/ET0_TX_EN/R MII0_TXD_EN/CAT0_TX_EN/CATLE DRUN/LCD_DATA8-B	RMII0_TXD_EN	O		DQM2
F13	PG3/TRDATA1/D27/ET1_ETXD0/R MII1_TXD0/CAT1_ETXD0	設定されていません	なし		D27
F14	PG6/TRDATA2/D30/ET1_ETXD3/C AT1_ETXD3	設定されていません	なし		D30
F15	PG7/TRDATA3/D31/ET1_TX_ER	設定されていません	なし		D31
G1	XCOUT	設定されていません	なし		
G2	VSS	VSS	-	読み取り専用	
G3	VCC	VCC	-	読み取り専用	
G4	MD/FINED	設定されていません	なし		MD/FINED
G5	PJ5/POE8#/GTS2#/RTS2#/SS2#/ SSIRXD0/EPLSOUT0/CATSYNCO/ QMI-C/QIO1-C	設定されていません	なし		
G6	PF5/WAIT#/SSILRCK0/CATLATCH 0/IRQ4	設定されていません	なし		SDHI-POW-EN
G7	RES#	設定されていません	なし		RES#
G8	PQ2/SMOSI11/SSDA11/TXD11/ET 1_RX_DV/CAT1_RX_DV	設定されていません	なし		CAT1_RX_DV
G9	PN2/ET1_TX_CLK/CAT1_TX_CLK	設定されていません	なし		CAT1_TX_CLK
G10	VCC	VCC	-	読み取り専用	
G11	PM0/TIC3/GTETRGA/SCK10/ET1_ERXD0/RMII1_RXD0/CAT1_ERXD0/ SDHI_CLK-D/QSPCLK-A	設定されていません	なし		CAT1_ERXD0
G12	PA1/DQM3/A1/MTIOC0B/MTCLK C/MTIOC7B/TIOCB0/PO17/GTIO C2A/SCK5/SSLA2-B/ET0_WOL/L CD_DATA7-B/IRQ11	ET0_WOL	O		DQM3
G13	PA2/A2/MTIOC7A/PO18/GTIOC1 A/RXD5/SMISO5/SSCL5/SSLA3-B/CATLINKACT1/LCD_DATA6-B	設定されていません	なし		A2
G14	PA3/A3/MTIOC0D/MTCLKD/TIOC D0/TCLKB/PO19/RXD5/SMISO5/ SSCL5/ET0_MDIO/CAT0_MDIO/PM G10_MDIO/LCD_DATA5-B/IRQ6	ET0_MDIO	IO		A3
G15	PA4/A4/MTIC5U/MTCLKA/TIOCA 1/TMRI0/PO20/TXD5/SMOSI5/SS DA5/SSLA0-B/ET0_MDC/CAT0_M DC/CATIRQ/PMG10_MDC/LCD_DA TA4-B/IRQ5	ET0_MDC	O		A4
H1	P37/XTAL	XTAL	O		XTAL

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
H2	P34/MTIOC0A/TMCI3/PO12/POE10#/SCK6/SCK0/ET0_LINKSTA/CAT0_LINKSTA/IRQ4/DSMDATA0	ET0_LINKSTA	I		CAT0_LINKSTA
H3	P35/UPSEL/NMI	設定されていません	なし		NMI
H4	P33/EDREQ1/MTIOC0D/TIOC0D/TMRI3/PO11/POE4#/POE11#/RXD6/SMISO6/SSCL6/RXD0/SMISO0/SSCL0/CRX0/PCKO/IRQ3/DSMCLK0	設定されていません	なし		CRX0
H5	P32/MTIOC0C/TIOCC0/TMO3/PO10/RTCIC2/RTCOUT/POE0#/POE10#/TXD6/SMOSI6/SSDA6/TXD0/SMOSI0/SSDA0/CTX0/USB0_VBUSSEN/VSYNC/IRQ2	設定されていません	なし		CTX0
H6	BSCANP	設定されていません	なし		
H7	PJ3/EDACK1/MTIOC3C/CTS6#/RTS6#/SS6#/CTS0#/RTS0#/SS0#/SSITXD0/ET0_EXOUT/CATRESTOUT/QMO-C/QIO0-C	ET0_EXOUT	O		CATRESTOUT
H8	PQ7/ET1_TX_EN/RMII1_TXD_EN/CAT1_TX_EN	設定されていません	なし		CAT1_TX_EN
H9	PN3/ET1_RX_ER/RMII1_RX_ER/CAT1_RX_ER	設定されていません	なし		CAT1_RX_ER
H10	P73/CS3#/PO16/ET0_WOL/LCD_EXTCLK-A	設定されていません	なし		
H11	PL0/TIC2/GTETRGA/SCK9/RSPKC/ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0	RMII0_RXD0	I		RS485-DE
H12	VCC	VCC	-	読み取り専用	
H13	VSS	VSS	-	読み取り専用	
H14	PA6/A6/MTIC5V/MTCLKB/TIOCA2/TMCI3/PO22/POE10#/GTETRGB/GTS5#/RTS5#/SS5#/MOSIA-B/ET0_EXOUT/CATRESTOUT/LCD_DATA2-B	設定されていません	なし		A6
H15	PA5/A5/MTIOC6B/TIOCB1/PO21/GTIOC0A/RSPCKA-B/ET0_LINKSTA/CAT0_LINKSTA/LCD_DATA3-B	設定されていません	なし		A5
J1	P36/EXTAL	EXTAL	I		EXTAL
J2	PF2/TDI/RXD1/SMISO1/SSCL1/CATI2CCLK	設定されていません	なし		E1-TDI_RXD
J3	PF3/TMS	設定されていません	なし		E1-TMS
J4	P31/MTIOC4D/TMCI2/PO9/RTCIC1/CTS1#/RTS1#/SS1#/SSLB0-A/ET1_MDC/PMGI1_MDC/IRQ1	ET1_MDC	O		IRQ1-DS(PHY)
J5	P30/MTIOC4B/TMRI3/PO8/RTCIC0/POE8#/RXD1/SMISO1/SSCL1/MISOB-A/ET1_MDIO/PMGI1_MDIO/IRQ0	ET1_MDIO	IO		PMOD1-IO0
J6	PH2/GTETRGC/SMOSI7/SSDA7/TXD7/MISOA/CATI2CDATA	設定されていません	なし		CAT-ID0
J7	P15/MTIOC0B/MTCLKB/TIOCB2/TCLKB/TMCI2/PO13/GTETRGA/RXD1/SMISO1/SSCL1/SCK3/CRX1/SSILRCK1/CATLEDRUN/PIXD0/IRQ5	設定されていません	なし		LED-CATRUN
J8	P53/BCLK	設定されていません	なし		
J9	PK3/GTETRGD/RTS8#/CTS8#/SS8#/SSLB0/ET0_TX_ER	設定されていません	なし		DSW-PROFINET1

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
J10	PL1/TOC2/GTETRGB/SMISO9/SSCL9/RXD9/MOSIC/ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1	RMII0_RXD1	I		PMOD1-IO3
J11	PN5/ET1_MDC/PMGI1_MDC/QSSL-C	設定されていません	なし		CAT-ID7
J12	PB1/A9/MTIOC0C/MTIOC4C/TIOCB3/TMCIO/PO25/TXD4/SMOSI4/SSDA4/TXD6/SMOSI6/SSDA6/ET0_ERXD0/RMII0_RXD0/CAT0_ERXD0/LCD_TCON3-B/IRQ4	設定されていません	なし		A9
J13	P71/A18/CS1#/ET0_MDIO/CAT0_MDIO/PMGI0_MDIO/DSMCLK3	PMGI0_MDIO	IO		
J14	PB0/A8/MTIC5W/TIOCA3/PO24/RXD4/SMISO4/SSCL4/RXD6/SMISO6/SSCL6/ET0_ERXD1/RMII0_RXD1/CAT0_ERXD1/LCD_DATA0-B/IRQ12	設定されていません	なし		A8
J15	PA7/A7/TIOCB2/PO23/MISOA-B/ET0_WOL/LCD_DATA1-B	設定されていません	なし		A7
K1	PH7/CLKOUT25M/GTIOC0B	CLKOUT25M	O		CLKOUT25M
K2	PH6/CLKOUT/GTIOC0A/SSLA3/CATLATCH1	設定されていません	なし		
K3	PH4/GTADSM0/SSLA1/CATLEDSTER	設定されていません	なし		LED-CATSTAT
K4	PH5/GTADSM1/SSLA2/CATLATCH0	設定されていません	なし		
K5	PF0/TDO/TXD1/SMOSI1/SSDA1/CATI2CDATA	設定されていません	なし		E1-TDO_TXD
K6	PH1/TOC0/GTETRGB/SMISO7/SSCL7/RXD7/MOSIA/CATI2CLK	設定されていません	なし		CATI2CLK
K7	P10/ALE/MTIC5W/TMRI3/IRQ0	設定されていません	なし		
K8	P50/WR0#/WR#/TXD2/SMOSI2/SSDA2/SSLB1-A/CATLEDERR	設定されていません	なし		
K9	PK1/TOC1/GTETRGB/SMISO8/SSCL8/RXD8/MOSIB/ET0_COL	設定されていません	なし		ET0_COL
K10	PL3/GTETRGD/RTS9#/CTS9#/SS9#/SSLC0/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK	設定されていません	なし		CAT0_RX_CLK
K11	PM2/GTETRGC/SMOSI10/SSDA10/TXD10/ET1_ERXD2/CAT1_ERXD2/SDHI_D0-D/QMO-A/QIO0-A	設定されていません	なし		CAT1_ERXD2
K12	VSS	VSS	-	読み取り専用	
K13	PB5/A13/MTIOC2A/MTIOC1B/TIOCB4/TMRI1/PO29/POE4#/SCK9/RTS9#/SCK11/ET0_ETXD0/RMII0_TXD0/CAT0_ETXD0/LCD_CLK-B	RMII0_TXD0	O		A13
K14	PB3/A11/MTIOC0A/MTIOC4A/TIOCD3/TCLKD/TMO0/PO27/POE11#/SCK4/SCK6/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/LCD_TCON1-B	RMII0_RX_ER	I		A11
K15	P72/A19/CS2#/ET0_MDC/CAT0_MDC/PMGI0_MDC/LCD_DATA23-A/DSMDAT3	PMGI0_MDC	O		CAT-ID4
L1	PH3/GTETRGD/RTS7#/CTS7#/SS7#/SSLA0/CATLEDERR	設定されていません	なし		LED-CATERR
L2	P27/CS7#/MTIOC2B/TMC13/PO7/SCK1/RSPCKB-A/ET1_WOL/CATIRQ	設定されていません	なし		CATIRQ
L3	PF1/TCK/SCK1	設定されていません	なし		TCK

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
L4	P24/CS4#/EDREQ1/MTIOC4A/MTCLKA/TIOCB4/TMRI1/PO4/SCK3/USB0_VBUSEN/SSIBCK1/SDHI_WP/PIXCLK	設定されていません	なし		SDHI_WP
L5	VCC	VCC	-	読み取り専用	
L6	PJ2/CLKOUT25M/TXD8/SMOSI8/SSDA8/SSLC3-B/LCD_TCON2-A	設定されていません	なし		PMOD1-MOSI
L7	VCC	VCC	-	読み取り専用	
L8	P52/RD#/RXD2/SMISO2/SSCL2/SLB3-A/CATLEDSTER	設定されていません	なし		
L9	P81/EDACK0/MTIOC3D/PO27/GTIOC0B/SMISO10/SSCL10/RXD10/ET0_ETXD0/RMII0_TXD0/CAT0_ETXD0/CATI2CCLK/QIO3-A/SDHI_CD/MMC_D3-A/LCD_DATA13-A	設定されていません	なし		QIO3-A
L10	PL7/GTIOC2B/ET0_MDIO/CAT0_MDIO/PMGI0_MDIO	設定されていません	なし		CAT0_MDIO
L11	P77/CS7#/PO23/SMOSI11/SSDA11/TXD11/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER/QSPCLK-A/SDHI_CLK-A/MMC_CLK-A/LCD_DATA17-A	設定されていません	なし		QSPCLK-A
L12	PN4/ET1_MDIO/PMGI1_MDIO/QSPCLK-C	設定されていません	なし		LED2
L13	VCC	VCC	-	読み取り専用	
L14	PB2/A10/TIOCC3/TCLKC/PO26/CTS4#/RTS4#/SS4#/CTS6#/RTS6#/SS6#/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/LCD_TCON2-B	設定されていません	なし		A10
L15	PB4/A12/TIOCA4/PO28/CTS9#/SS9#/SS11#/CTS11#/RTS11#/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/LCD_TCON0-B	設定されていません	なし		A12
M1	P26/CS6#/MTIOC2A/TMO1/PO6/TXD1/SMOSI1/SSDA1/CTS3#/RTS3#/SS3#/MOSIB-A/ET1_EXOUT/CATLINKACT1	設定されていません	なし		
M2	P23/EDACK0/MTIOC3D/MTCLKD/TIOC3D/PO3/GTIOC0A/TXD3/SMOSI3/SSDA3/CTS0#/RTS0#/SS0#/CTX1/SSIBCK0/SDHI_D1-C/PIXD7	設定されていません	なし		SDHI_D1-C
M3	P25/CLKOUT/CS5#/EDACK1/MTIOC4C/MTCLKB/TIOCA4/PO5/RXD3/SMISO3/SSCL3/SSIDATA1/SDHI_CD/HSYNC/ADTRG0#	設定されていません	なし		SDHI_CD
M4	VSS	VSS	-	読み取り専用	
M5	PJ0/MTIOC6B/SCK8/SSLC1-B/EPLSOUT0/CATSYNC0/LCD_DATA0-A	設定されていません	なし		PMOD1-SCK
M6	P84/MTIOC6D/ET1_LINKSTA/CAT1_LINKSTA/LCD_DATA2-A	設定されていません	なし		CAT1_LINKSTA
M7	VSS	VSS	-	読み取り専用	
M8	P51/WR1#/BC1#/WAIT#/SCK2/SSLB2-A	設定されていません	なし		
M9	P83/EDACK1/MTIOC4C/GTIOC0A/SCK10/SS10#/CTS10#/ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV/LCD_DATA8-A/DSMCLK1	RMII0_CRS_DV	I		
M10	PK0/TIC1/GTETRGA/SCK8/RSPCKB/ET0_MDC/CAT0_MDC/PMGI0_MDC	設定されていません	なし		CAT0_MDC



プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
M11	PL5/GTADSM1/SSLC2/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	RMII0_TXD1	0		CAT0_ETXD1
M12	PL6/GTIOC2A/SSLC3/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN	設定されていません	なし		CAT0_TX_EN
M13	PM7/GTIOC3B/ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV/SDHI_WP	設定されていません	なし		ET0_CRS
M14	PC0/A16/MTIOC3C/TCLKC/PO17/CTS5#/RTS5#/SS5#/SSLA1-A/ET0_ERXD3/CAT0_ERXD3/IRQ14	設定されていません	なし		
M15	PB6/A14/MTIOC3D/TIOCA5/PO30/RXD9/SMISO9/SSCL9/SMISO11/SSCL11/RXD11/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1	設定されていません	なし		A14
N1	P22/EDREQ0/MTIOC3B/MTCLKC/TIOCC3/TMO0/PO2/GTIOC1A/SCK0/USB0_OVRCURB/AUDIO_CLK/SDHI_D0-C/PIXD6	設定されていません	なし		SDHI_D0-C
N2	PH0/TIC0/GTETRGA/SCK7/RSPCKA/CATLEDRUN	設定されていません	なし		LED1
N3	P86/MTIOC4D/TIOCA0/GTIOC2B/SMISO10/SSCL10/RXD10/CATLIN KACT0/PIXD1	設定されていません	なし		RS485-RXD
N4	P85/MTIOC6C/TIOCC0/LCD_DATA1-A	設定されていません	なし		LED3
N5	P13/WR2#/BC2#/MTIOC0B/TIOCA5/TMO3/PO13/GTADSM1/TXD2/SMOSI2/SSDA2/SDA0/LCD_TCON0-A/IRQ3/ADTRG1#	設定されていません	なし		EEPROM-SDA
N6	PJ1/MTIOC6A/RXD8/SMISO8/SSCL8/SSLC2-B/EPLSOUT1/CATSY NC1/LCD_TCON3-A	設定されていません	なし		PMOD1-IO2
N7	P56/CLKOUT25M/EDACK1/MTIOC3C/TIOCA1/SCK7/RSPCKC-B/LCD_DATA4-A/DSMDAT1	設定されていません	なし		RSPCKC-B
N8	VCC	VCC	-	読み取り専用	
N9	PC7/UB/A23/CS0#/MTIOC3A/MTCLKB/TMO2/PO31/TOC0/CAGREF/GTIOC3A/TXD8/SMOSI8/SSDA8/SMOSI10/SSDA10/TXD10/MISOA-A/ET0_COL/MMC_D7-A/LCD_DATA9-A/IRQ14	設定されていません	なし		RS485-TXD
N10	P80/EDREQ0/MTIOC3B/PO26/SCK10/RTS10#/ET0_TX_EN/RMII0_TXD_EN/CAT0_TX_EN/CATLATCH0/QIO2-A/SDHI_WP/MMC_D2-A/LCD_DATA14-A	設定されていません	なし		QIO2-A
N11	PK2/GTETRGC/SMOSI8/SSDA8/TXD8/MISOB/ET0_RX_DV/CAT0_RX_DV	設定されていません	なし		CAT0_RX_DV
N12	P76/CS6#/PO22/SMISO11/SSCL11/RXD11/ET0_RX_CLK/REF50CK0/CAT0_RX_CLK/QSSL-A/SDHI_CMD-A/MMC_CMD-A/LCD_DATA18-A	設定されていません	なし		QSSL-A
N13	PM6/GTIOC3A/ET0_TX_CLK/CAT0_TX_CLK/SDHI_CD	設定されていません	なし		CAT0_TX_CLK
N14	PC1/A17/MTIOC3A/TCLKD/PO18/SCK5/SSLA2-A/ET0_ERXD2/CAT0_ERXD2/LCD_DATA22-A/IRQ12	設定されていません	なし		CAT-ID6
N15	PB7/A15/MTIOC3B/TIOCB5/PO31/TXD9/SMOSI9/SSDA9/SMOSI11/SSDA11/TXD11/ET0_CRS/RMII0_CRS_DV/CAT0_RX_DV	設定されていません	なし		A15

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
P1	PK7/GTIOC1B/CATLINKACT1	設定されていません	なし		LED-CATOUT
P2	P17/MTIOC3A/MTIOC3B/MTIOC4B/TIOCB0/TCLKD/TMO1/PO15/POE8#/GTIOC0B/SCK1/TXD3/SMOSI3/SSDA3/SDA2/SSITXD0/EPLSOUT0/CATSYNCO/SDHI_D3-C/PIXD3/IRQ7/ADTRG1#	設定されていません	なし		SDHI_D3-C
P3	P20/MTIOC1A/TIOCB3/TMRI0/PO0/TXD0/SMOSI0/SSDA0/SDA1/USB0_ID/SSIRXD0/SDHI_CMD-C/PIXD4/IRQ8	設定されていません	なし		SDHI_CMD-C
P4	P14/MTIOC3A/MTCLKA/TIOCB5/TCLKA/TMRI2/PO15/GTETRGC/TS1#/RTS1#/SS1#/CTX1/USB0_OVRCURA/LCD_CLK-A/IRQ4	設定されていません	なし		USB0_OVRCURA
P5	VCC_USB	VCC_USB	-	読み取り専用	
P6	VSS_USB	VSS_USB	-	読み取り専用	
P7	P57/RXD7/SMISO7/SSCL7/SSLC0-B/LCD_DATA3-A	設定されていません	なし		SSLC0-B
P8	P11/MTIC5V/TMCI3/SCK2/EPLSOUT1/CATSYNCO/LCD_DATA7-A/IRQ1	設定されていません	なし		
P9	VSS	VSS	-	読み取り専用	
P10	P82/EDREQ1/MTIOC4A/PO28/GTIOC2A/SMOSI10/SSDA10/TXD10/ET0_ETXD1/RMII0_TXD1/CAT0_ETXD1/CATI2CDATA/MMC_D4-A/LCD_DATA12-A	設定されていません	なし		CATI2CDATA
P11	PC4/A20/CS3#/MTIOC3D/MTCLKC/TMCI1/PO25/POE0#/GTETRGC/SCK5/CTS8#/SS8#/SS10#/CTS10#/RTS10#/SSLA0-A/ET0_TX_CLK/CAT0_TX_CLK/CATSYNCO/QMI-A/QIO1-A/SDHI_D1-A/MMC_D1-A/LCD_DATA15-A	設定されていません	なし		QIO1-A
P12	PL2/GTETRGC/SMOSI9/SSDA9/TXD9/MISOC/ET0_RX_ER/RMII0_RX_ER/CAT0_RX_ER	設定されていません	なし		CAT0_RX_ER
P13	PC2/A18/MTIOC4B/TCLKA/PO21/GTIOC2B/RXD5/SMISO5/SSCL5/SSLA3-A/ET0_RX_DV/CAT0_RX_DV/SDHI_D3-A/MMC_CD-A/LCD_DATA19-A	設定されていません	なし		
P14	PM4/GTADSM0/ET0_ETXD2/CAT0_ETXD2/SDHI_D2-D/QIO2-A	設定されていません	なし		CAT0_ETXD2
P15	PM3/GTETRGC/RTS10#/CTS10#/SS10#/ET1_ERXD3/CAT1_ERXD3/SDHI_D1-D/QMI-A/QIO1-A	設定されていません	なし		CAT1_ERXD3
R1	P21/MTIOC1B/MTIOC4A/TIOCA3/TMCI0/PO1/GTIOC2A/RXD0/SMISO0/SSCL0/SCL1/USB0_EXICEN/SILRCK0/SDHI_CLK-C/PIXD5/IRQ9	設定されていません	なし		SDHI_CLK-C
R2	P87/MTIOC4C/TIOCA2/GTIOC1B/SMOSI10/SSDA10/TXD10/EPLSOUT1/CATSYNCO/SDHI_D2-C/PIXD2	設定されていません	なし		SDHI_D2-C
R3	P16/MTIOC3C/MTIOC3D/TIOCB1/TCLKC/TMO2/PO14/RTCOU/TXD1/SMOSI1/SSDA1/RXD3/SMISO3/SSCL3/SCL2/USB0_VBUSEN/USB0_VBUS/USB0_OVRCURB/IRQ6/ADTRG0#	設定されていません	なし		USB0_VBUS

プロジェクト設定

端子番号	端子名	機能	方向	備考	コメント
R4	P12/WR3#/BC3#/MTIC5U/TMCI1/GTADSM0/RXD2/SMISO2/SSCL2/SCL0/LCD_TCON1-A/IRQ2	設定されていません	なし		EEPROM-SCL
R5	USB0_DM	設定されていません	なし		USB0_DM
R6	USB0_DP	設定されていません	なし		USB0_DP
R7	P54/D1/EDACK0/ALE/MTIOC4B/TMCI1/CTS2#/RTS2#/SS2#/MOSI C-B/CTX1/ET0_LINKSTA/CAT0_LI NKSTA/LCD_DATA6-A	設定されていません	なし		MOSIC-B
R8	P55/D0/EDREQ0/WAIT#/MTIOC4D/TMO3/TXD7/SMOSI7/SSDA7/MISOC-B/CRX1/ET0_EXOUT/LCD_D ATA5-A/IRQ10	設定されていません	なし		MISOC-B
R9	PC6/D2/A22/CS1#/MTIOC3C/MTCLKA/TMCI2/PO30/TIC0/GTIOC3 B/RXD8/SMISO8/SSCL8/SMISO10/SSCL10/RXD10/MOSIA-A/ET0_ E TXD3/CAT0_ETXD3/CATLATCH1/ MMC_D6-A/LCD_DATA10-A/IRQ13	設定されていません	なし		PMOD1-MISO
R10	PC5/D3/A21/CS2#/WAIT#/MTIOC 3B/MTCLKD/TMRI2/PO29/GTIOC 1A/SCK8/RTS8#/SCK10/RSPCKA -A/ET0_ETXD2/CAT0_ETXD2/MM C_D5-A/LCD_DATA11-A	設定されていません	なし		PMOD1-CS
R11	PC3/A19/MTIOC4D/TCLKB/PO24 /GTIOC1B/TXD5/SMOSI5/SSDA5 /ET0_TX_ER/QMO-A/QIO0-A/SDH I_D0-A/MMC_D0-A/LCD_DATA16- A	設定されていません	なし		QIO0-A
R12	PL4/GTADSM0/SSLC1/ET0_ETXD 0/RMII0_TXD0/CAT0_ETXD0	設定されていません	なし		CAT0_ETXD0
R13	P75/CS5#/PO20/SCK11/RTS11#/ ET0_ERXD0/RMII0_RXD0/CAT0_ER XD0/SDHI_D2-A/MMC_RES#-A/LC D_DATA20-A/DSMDAT2	設定されていません	なし		CAT0_ERXD0
R14	P74/A20/CS4#/PO19/SS11#/CTS 11#/ET0_ERXD1/RMII0_RXD1/CAT 0_ERXD1/LCD_DATA21-A/DSMCL K2	設定されていません	なし		CAT0_ERXD1
R15	PM5/GTADSM1/ET0_ETXD3/CAT0 _ETXD3/SDHI_D3-D/QIO3-A	設定されていません	なし		CAT0_ETXD3

MCUパッケージ図:

