

1. プロジェクト情報

プロジェクト名: tb\_rx231

レポート生成日: 2019.05.08

2. ボード設定

ボード: カスタムユーザボード

デバイス: R5F52318AxFP (ROM size: 512 Kbytes , RAM size: 64 Kbytes , Pin count: 100)

3. クロック設定

クロック設定値:

クロックソース	クロック周波数
USBクロック (UCLK)	54 MHz
外部バスクロック端子(BCLK端子)	-
外部バスクロック (BCLK)	27.0 MHz
FlashIFクロック (FCLK)	27.0 MHz
システムクロック (ICLK)	54.0 MHz
周辺モジュールクロックA (PCLKA)	54.0 MHz
周辺モジュールクロックB (PCLKB)	27.0 MHz
周辺モジュールクロックD (PCLKD)	54.0 MHz
CANMCLK/CACMCLK/SSISCK	-
CACLCLK	-
CACHCLK	54 MHz
CACSCLK	-
IWDTCLK/CACILCLK	-
ローパワータイマクロック(LPTCLK)	-

マクロ定義値:

マクロ定義	値
BSP_CFG_CLOCK_SOURCE	1
BSP_CFG_MOSC_WAIT_TIME	0x04
BSP_CFG_UPLL_MUL	12
lptclocksource	0
BSP_CFG_PCKA_DIV	1
BSP_CFG_PCKD_DIV	1
BSP_CFG_HOCO_FREQUENCY	3
BSP_CFG_XTAL_HZ	8000000
BSP_CFG_PLL_MUL	13.5
BSP_CFG_FCK_DIV	2
BSP_CFG_BCK_DIV	2
BSP_CFG_UPLL_DIV	2
BSP_CFG_ICK_DIV	1

マクロ定義	値
BSP_CFG_BCLK_OUTPUT	0
BSP_CFG_MCU_VCC_MV	3300
BSP_CFG_SOSC_DRV_CAP	1
BSP_CFG_PCKB_DIV	2
BSP_CFG_PLL_DIV	2
BSP_CFG_USB_CLOCK_SOURCE	0
BSP_CFG_MAIN_CLOCK_SOURCE	0

4. ソフトウェアコンポーネント設定

4.1. 割り込みコントローラ

Config\_ICU:true

4.2. r\_bsp

r\_bsp:true

4.3. コンペアマッチタイマ

Config\_CMT0:true

4.4. ポート

Config\_PORT:true

5. ボード端子情報

設定されていません

6. 割り込み設定

割り込み設定情報:

ベクタ番号	割り込み	周辺機能
28	CMIO	レベル15
68	IRQ4	レベル15

7. 端子設定

端子番号	端子名	機能	方向	備考	コメント
1	VREFH	設定されていません	なし		
2	P03/DA0	設定されていません	なし		
3	VREFL	設定されていません	なし		
4	PJ3/MTIOC3C/CTS6#/RTS6#/SS6#	設定されていません	なし		

端子番号	端子名	機能	方向	備考	コメント
5	VCL	VCL	–	読み取り専用	
6	VBATT	VBATT	–	読み取り専用	
7	MD/FINED	設定されていません	なし		
8	XCIN	設定されていません	なし		
9	XCOUT	設定されていません	なし		
10	RES#	設定されていません	なし		
11	P37/XTAL	設定されていません	なし		
12	VSS	VSS	–	読み取り専用	
13	P36/EXTAL	設定されていません	なし		
14	VCC	VCC	–	読み取り専用	
15	P35/UPSEL/NMI	設定されていません	なし		
16	P34/MTIOC0A/TMC13/POE2#/SCK6/TS0/IRQ4	設定されていません	なし		
17	P33/MTIOC0D/TMR13/POE3#/TIOCD0/RXD6/SMISO6/SSCL6/TS1/IRQ3	設定されていません	なし		
18	P32/MTIOC0C/TMO3/TIOCC0/RTCOUT/RTCIC2/TXD6/SMOSI6/SSDA6/USB0_VBUSEN/IRQ2	設定されていません	なし		
19	P31/MTIOC4D/TMC12/RTCIC1/CTS1#/RTS1#/SS1#/SSISCK0/IRQ1	設定されていません	なし		
20	P30/MTIOC4B/TMR13/POE8#/RTCIC0/RXD1/SMISO1/SSCL1/AUDIO_MCLK/IRQ0/CMPOB3	設定されていません	なし		
21	P27/MTIOC2B/TMC13/SCK1/SSIWS0/TS2/CVREFB3/CS3#	設定されていません	なし		
22	P26/MTIOC2A/TMO1/TXD1/SMOSI1/SSDA1/SSI_RXD0/TS3/CMPB3/CS2#	設定されていません	なし		
23	P25/MTIOC4C/MTCLKB/TIOCA4/TS4/ADTRG0#/CS1#	設定されていません	なし		
24	P24/MTIOC4A/MTCLKA/TMR11/TIOCB4/USB0_VBUSEN/TS5/CS0#	設定されていません	なし		
25	P23/MTIOC3D/MTCLKD/TIOCD3/CTS0#/RTS0#/SS0#/SSISCK0/TS6	設定されていません	なし		
26	P22/MTIOC3B/MTCLKC/TMO0/TIOCC3/SCK0/USB0_OVRCURB/AUDIO_MCLK/TS7	設定されていません	なし		
27	P21/MTIOC1B/TMC10/TIOCA3/RXD0/SMISO0/SSCL0/USB0_EXICEN/SSIWS0/TS8	設定されていません	なし		
28	P20/MTIOC1A/TMR10/TIOCB3/TXD0/SMOSI0/SSDA0/USB0_ID/SSI_RXD0/TS9	設定されていません	なし		
29	P17/MTIOC3A/MTIOC3B/TMO1/POE8#/TIOCB0/TCLKD/SCK1/MISOA/SDA/SSITXD0/IRQ7/CMPOB2	設定されていません	なし		
30	P16/MTIOC3C/MTIOC3D/TMO2/TIOCB1/TCLKC/RTCOUT/TXD1/SMOSI1/SSDA1/MOSIA/SCL/USB0_VBUS/USB0_VBUSEN/USB0_OVRCURB/IRQ6/ADTRG0#	設定されていません	なし		
31	P15/MTIOC0B/MTCLKB/TMC12/TIOCB2/TCLKB/RXD1/SMISO1/SSCL1/CRXD0/TS12/IRQ5/CMPB2	設定されていません	なし		

端子番号	端子名	機能	方向	備考	コメント
32	P14/MTIOC3A/MTCLKA/TMRI2/TIOCB5/TCLKA/CTS1#/RTS1#/SS1#/CTXD0/USB0_OVRCURA/TS13/IRQ4/CVREFB2	設定されていません	なし		
33	P13/MTIOC0B/TMO3/TIOCA5/SDA/IRQ3	設定されていません	なし		
34	P12/TMCI1/SCL/IRQ2	設定されていません	なし		
35	VCC_USB	VCC_USB	-	読み取り専用	
36	USB0_DM	設定されていません	なし		
37	USB0_DP	設定されていません	なし		
38	VSS_USB	VSS_USB	-	読み取り専用	
39	P55/MTIOC4D/TMO3/CRXD0/TS15/WAIT#	設定されていません	なし		
40	P54/MTIOC4B/TMCI1/CTXD0/TS16/ALE	設定されていません	なし		
41	P53/BCLK/TS17	設定されていません	なし		
42	P52/TS18/RD#	設定されていません	なし		
43	P51/TS19/WR1#/BC1#/WAIT#	設定されていません	なし		
44	P50/TS20/WR0#/WR#	設定されていません	なし		
45	PC7/UB/MTIOC3A/MTCLKB/TMO2/TXD8/SMOSI8/SSDA8/MISOA/CACREF/A23/CS0#	設定されていません	なし		
46	PC6/MTIOC3C/MTCLKA/TMCI2/RXD8/SMISO8/SSCL8/MOSIA/TS22/A22/CS1#	設定されていません	なし		
47	PC5/MTIOC3B/MTCLKD/TMRI2/SCK8/RSPCKA/TS23/A21/CS2#/WAIT#	設定されていません	なし		
48	PC4/MTIOC3D/MTCLKC/TMCI1/POE0#/SCK5/CTS8#/RTS8#/SS8#/SSLA0/TSCAP/A20/CS3#/SDHI_D1	設定されていません	なし		
49	PC3/MTIOC4D/TCLKB/TXD5/SMOSI5/SSDA5/IRTXD5/TS27/A19/SDHI_D0	設定されていません	なし		
50	PC2/MTIOC4B/TCLKA/RXD5/SMISO5/SSCL5/SSLA3/IRRXD5/TS30/A18/SDHI_D3	設定されていません	なし		
51	PC1/MTIOC3A/TCLKD/SCK5/SSLA2/TS33/A17	設定されていません	なし		
52	PC0/MTIOC3C/TCLKC/CTS5#/RTS5#/SS5#/SSLA1/TS35/A16	設定されていません	なし		
53	PB7/MTIOC3B/TIOCB5/TXD9/SMOSI9/SSDA9/A15/SDHI_D2	設定されていません	なし		
54	PB6/MTIOC3D/TIOCA5/RXD9/SMISO9/SSCL9/A14/SDHI_D1	設定されていません	なし		
55	PB5/MTIOC2A/MTIOC1B/TMRI1/POE1#/TIOCB4/SCK9/USB0_VBUS/A13/SDHI_CD	設定されていません	なし		
56	PB4/TIOCA4/CTS9#/RTS9#/SS9#/A12	設定されていません	なし		
57	PB3/MTIOC0A/MTIOC4A/TMO0/POE3#/TIOCD3/TCLKD/SCK6/A11/SDHI_WP	設定されていません	なし		
58	PB2/TIOCC3/TCLKC/CTS6#/RTS6#/SS6#/A10	設定されていません	なし		
59	PB1/MTIOC0C/MTIOC4C/TMCI0/TIOCB3/TXD6/SMOSI6/SSDA6/IRQ4/CMPOB1/A9/SDHI_CLK	IRQ4	I		

端子番号	端子名	機能	方向	備考	コメント
60	VCC	VCC	–	読み取り専用	
61	PB0/MTIC5W/TIOCA3/RXD6/SMISO6/SSCL6/RSPCKA/A8/SDHL_CM D	設定されていません	なし		
62	VSS	VSS	–	読み取り専用	
63	PA7/TIOCB2/MISOA/A7	設定されていません	なし		
64	PA6/MTIC5V/MTCLKB/TMC13/POE2#/TIOCA2/CTS5#/RTS5#/SS5#/MOSIA/SSIWS0/A6	設定されていません	なし		
65	PA5/TIOCB1/RSPCKA/A5	設定されていません	なし		
66	PA4/MTIC5U/MTCLKA/TMRI0/TIOCA1/TXD5/SMOSI5/SSDA5/SSLA0/SSITXD0/IRTXD5/IRQ5/CVREFB1/A4	設定されていません	なし		
67	PA3/MTIOC0D/MTCLKD/TIOCD0/TCLKB/RXD5/SMISO5/SSCL5/SSIRXD0/IRRXD5/IRQ6/CMPB1/A3	設定されていません	なし		
68	PA2/RXD5/SMISO5/SSCL5/SSLA3/IRRXD5/A2	設定されていません	なし		
69	PA1/MTIOC0B/MTCLKC/TIOCB0/SCK5/SSLA2/SSISCK0/A1	設定されていません	なし		
70	PA0/MTIOC4A/TIOCA0/SSLA1/CA0/ACREF/A0/BC0#	設定されていません	なし		
71	PE7/IRQ7/AN023/D15	設定されていません	なし		
72	PE6/IRQ6/AN022/D14	設定されていません	なし		
73	PE5/MTIOC4C/MTIOC2B/IRQ5/AN021/CMPOB0/D13	設定されていません	なし		
74	PE4/MTIOC4D/MTIOC1A/AN020/CMPA2/CLKOUT/D12	設定されていません	なし		
75	PE3/MTIOC4B/POE8#/CTS12#/RTS12#/SS12#/AUDIO_MCLK/AN019/CLKOUT/D11	設定されていません	なし		
76	PE2/MTIOC4A/RXD12/RXD12/SMISO12/SSCL12/IRQ7/AN018/CVREFB0/D10	設定されていません	なし		
77	PE1/MTIOC4C/TXD12/TXD12/SIOX12/SMOSI12/SSDA12/AN017/CMPB0/D9	設定されていません	なし		
78	PE0/SCK12/AN016/D8	設定されていません	なし		
79	PD7/MTIC5U/POE0#/IRQ7/AN031/D7	PD7	IO		
80	PD6/MTIC5V/POE1#/IRQ6/AN030/D6	PD6	IO		
81	PD5/MTIC5W/POE2#/IRQ5/AN029/D5	設定されていません	なし		
82	PD4/POE3#/IRQ4/AN028/D4	設定されていません	なし		
83	PD3/POE8#/IRQ3/AN027/D3	設定されていません	なし		
84	PD2/MTIOC4D/IRQ2/AN026/D2	設定されていません	なし		
85	PD1/MTIOC4B/IRQ1/AN025/D1	設定されていません	なし		
86	PD0/IRQ0/AN024/D0	設定されていません	なし		
87	P47/AN007	設定されていません	なし		
88	P46/AN006	設定されていません	なし		
89	P45/AN005	設定されていません	なし		
90	P44/AN004	設定されていません	なし		
91	P43/AN003	設定されていません	なし		
92	P42/AN002	設定されていません	なし		

端子番号	端子名	機能	方向	備考	コメント
93	P41/AN001	設定されていません	なし		
94	VREFL0	設定されていません	なし		
95	P40/AN000	設定されていません	なし		
96	VREFH0	設定されていません	なし		
97	AVCC0	設定されていません	なし		
98	P07/ADTRG0#	設定されていません	なし		
99	AVSS0	設定されていません	なし		
100	P05/DA1	設定されていません	なし		